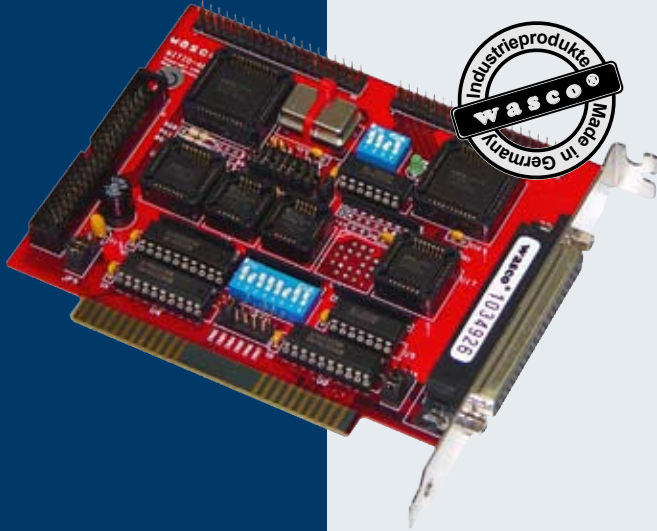


WITIO-48_{EXTENDED}

Interruptfähige, digitale ISA I/O-Karte mit 48 TTL-Ein/Ausgängen, Interruptcontroller, Timer und Quarzzeitbasis



48 TTL-Ein/Ausgänge

8 Interrupteingänge

3 * 16 Bit Timer/Zähler

Quarzzeitbasis

Interruptfähig

TECHNISCHE DATEN

Digitale Ein/Ausgänge TTL

Bausteine: 2 * 8255 oder 71055
 Kanäle: 48, TTL-kompatibel
 Jeder Baustein ist organisiert in Port A, Port B und Port C
 Port A und B sind in 8-Bit-Gruppen, Port C ist in einer 8-Bit-Gruppe oder in zwei 4-Bit-Gruppen als Ein- oder Ausgänge programmierbar

Interruptcontroller

Baustein: 8259A oder 71059
 8 programmierbare Kanäle
 Übergabe der Interrupts auf IRQ2 bis IRQ7 des Rechners mit Jumper wählbar

Timer

Baustein: 8254 oder 71054
 3 * 16 Bit Abwärtszähler
 Zählfrequenz: max. 8 MHz
 Zeitabhängige Interruptauslösungen
 Takt intern vom Quarzoszillator oder extern über Jumper wählbar

Quarzoszillator

4 MHz

Waitstategenerator

Waitstate 4, 8, 16 über Dip-Schalter einstellbar

Anschlusstecker

1 * 37polige D-Sub-Buchse
 1 * 40poliger Pfostenstecker
 2 * 40polige Pfostenstecker (Kompatibilitätsstecker zur PC-8255)

Stromverbrauch

+5 V typ. 250 mA

Abmessungen

130 mm x 100 mm (l x h)
 4lagige Multilayer-Platine

Sonstige technische Daten

Sicherung für Spannungsversorgung
 LED zur Spannungskontrolle
 Alle IC-Fassungen mit vergoldeten Kontakten

Adressbelegung

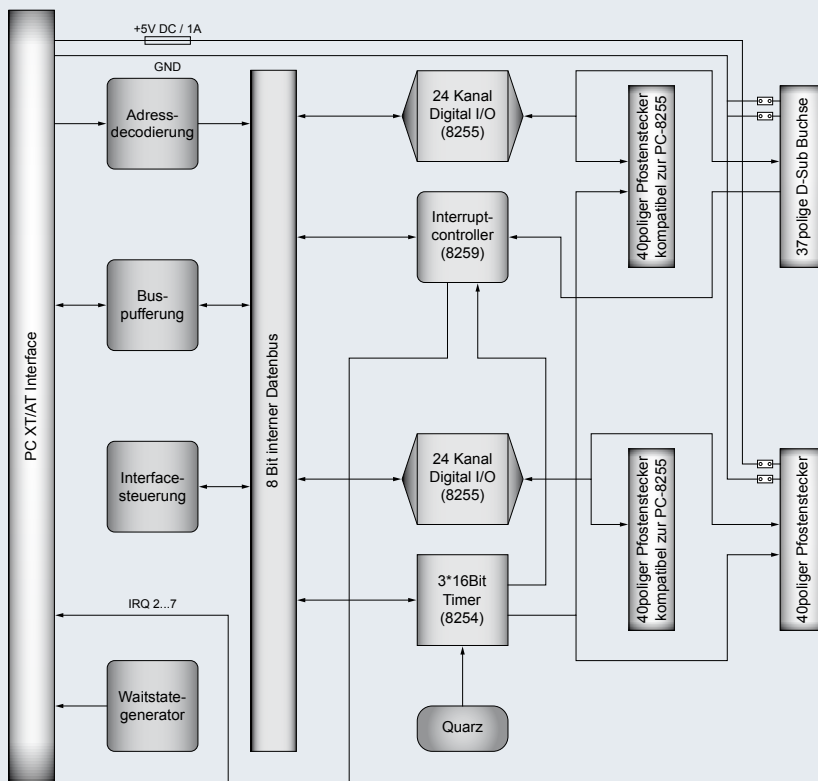
Ein Block mit 16 Adressen wird im Portbereich belegt. Per Dip-Schalter sind beliebige Adressbereiche einstellbar.

Die WITIO-48_{EXTENDED} bietet 48 digitale Ein/Ausgangskanäle, die TTL-kompatibel sind. Diese Karte eignet sich für Ein- und Ausgabeanwendungen, für die keine galvanische Trennungen notwendig sind. Die sechs Ein/Ausgabeports sind in Gruppen zu je acht Kanälen, jeder dritte Port ist zudem auch in zwei Gruppen zu je vier Kanälen als Ein- oder Ausgänge programmierbar. Zusätzlich zu den normalen TTL-Ein/Ausgangskanälen sind acht programmierbare Interrupteingänge, die über einen Interruptcontroller kontrolliert werden, verfügbar. Zeitabhängige Interruptauslösungen sind durch einen Zählerbaustein, kombiniert mit einem Quarzoszillator realisierbar. Eine 37polige D-Sub-Buchse am Slotblech der Platine und ein 40poliger Pfostenstecker ermöglichen den Anschluss der Peripherie. Über ein optional erhältliches Steckerverlegungs-Set ist die Verlegung des 40poligen Pfostensteckers auf eine 37polige D-Sub-Buchse mit Slotblech möglich. Durch zwei zusätzlich auf der Platine platzierte 40polige Pfostenstecker ist die WITIO-48_{EXTENDED} kompatibel zur Ein/Ausgabekarte PC-8255.

APPLIKATIONEN

Ein-/Ausschaltvorgänge
 Erkennung von Kontaktzuständen
 Binärdatenerfassung
 Prozesssteuerung
 Datenerfassung von BCD-codierten Instrumenten

BLOCKSCHALTBIKD



STECKERBELEGUNG

Die digitalen Ein/Ausgange sind der 37poligen D-Sub-Buchse P2 (am Slotblech der Platine) und dem 40poligen P-fistenstecker P5 zugefuhrt. Die Interruptanschlusse liegen an P2, die Timersignale an P5 an. P2 ist nur im PC zuganglich, ein Steckerverlegungs-Set ist als Option erhaltlich. Die Belegungen von P3 und P4 sind kompatibel zu CN1 und CN2 der PC-8255.

D-Sub-Buchse

P2	
1PA0	20
2PA2	21
3PA4	22
4PA6	23
5PB0	24
6PB2	25
7PB4	26
8PB6	27
9PC0	28
10PC2	29
11PC4	30
12PC6	31
13IR0	32
14IR2	33
15IR4	34
16IR6	35
17NC	36
18Vcc*	37
19Vcc*	

P-fistenstecker

P5			
2PA0	1	2PA1	2
2PA2	3	2PA3	4
2PA4	5	2PA5	6
2PA6	7	2PA7	8
2PB0	9	2PB1	10
2PB2	11	2PB3	12
2PB4	13	2PB5	14
2PB6	15	2PB7	16
2PC0	17	2PC1	18
2PC2	19	2PC3	20
2PC4	21	2PC5	22
2PC6	23	2PC7	24
CLK0	25	G0	26
OUT0	27	CLK1	28
G1	29	OUT1	30
CLK2	31	G2	32
OUT2	33	GND	34
Vcc*	35	GND	36
Vcc*	37	NC	38
NC	39	NC	40

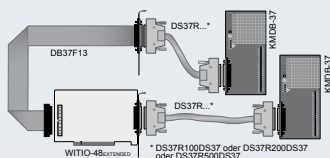
P-fistenstecker

P3			
GND	1	GND	2
1PA3	3	NC	4
1PA2	5	1PA1	6
1PA0	7	CLK0	8
OUT0	9	G0	10
CLK2	11	OUT2	12
G2	13	CLK1	14
G1	15	OUT1	16
1PA4	17	1PA5	18
1PA6	19	1PA7	20
1PC7	21	1PC6	22
1PC5	23	1PC4	24
1PC0	25	1PC1	26
1PC2	27	1PB7	28
G3	29	1PB6	30
1PB0	31	1PB5	32
1PB1	33	1PB4	34
1PB2	35	1PB3	36
-5V	37	Vcc*	38
-12V	39	+12V	40

P-fistenstecker

P4			
GND	1	GND	2
NC	3	NC	4
NC	5	NC	6
NC	7	NC	8
NC	9	NC	10
NC	11	NC	12
2PA1	13	2PA0	14
2PA3	15	2PA2	16
2PA5	17	2PA4	18
2PA7	19	2PA6	20
2PC6	21	2PC7	22
2PC4	23	2PC5	24
2PC1	25	2PC0	26
2PB7	27	2PB6	28
2PB5	31	2PB4	32
2PB4	33	2PB1	34
2PB3	35	2PB2	36
-5V	37	Vcc*	38
-12V	39	+12V	40

ANSCHLUSSTECHNIK (ANWENDUNGSBEISPIEL)



PROGRAMMIERUNG

Beispielprogramme fur DOS in Basic (Quick-Basic®, Powerbasic® und GW-Basic®), C (Borland Turbo-C®) und Pascal (Borland Turbo-Pascal®) sind ebenso wie Treiber fur Windows95®, Windows98® und WindowsNT® in Microsoft Visual Basic und Microsoft C++, auf CD beiliegend

LIEFERUMFANG

Interfacekarte WITIO-48^{EXTENDED}
Deutsche Beschreibung
Treiber und Beispielprogramme

BESTELLINFORMATION

WITIO-48^{EXTENDED} EDV-Nr. A-1254
Ein/Ausgabekarte

PASSENDES ZUBEHOR

DB37F13 EDV-Nr. A-1974
Steckerverlegungs-Set (ca. 13 cm) zur Signalverlegung von P5 (40poliger P-fistenstecker) auf eine 37polige D-Sub-Buchse mit Slotblech

DS37R500DS37 EDV-Nr. A-202800
Verbindungsleitung (ca. 5 m) mit Abschirmung zum Anschluss von KMDB-37 an eine 37polige D-Sub-Buchse

DS37R200DS37 EDV-Nr. A-202400
Verbindungsleitung (ca. 2 m) mit Abschirmung zum Anschluss von KMDB-37 an eine 37polige D-Sub-Buchse

DS37R100DS37 EDV-Nr. A-202200
Verbindungsleitung (ca. 1 m) mit Abschirmung zum Anschluss von KMDB-37 an eine 37polige D-Sub-Buchse

DS37R100 EDV-Nr. A-199802
Anschlussleitung (ca. 1 m) mit Abschirmung zum Anschluss an 37polige D-Sub-Buchsen mit einseitig offenen Kabelenden zur anwenderspezifischen Bestuckung

KMDB-37 EDV-Nr. A-2046
Klemm-Modul mit 37poliger Schraubklemmleiste zum Anschluss an eine 37polige D-Sub-Buchse

Detaillierte Angaben uber das hier gelistete sowie uber weiteres Zubehor sind den entsprechenden Datenblattern zu entnehmen